

## MENU

SEARCH

## INDEX

## DETAIL

1/1



**JAPANESE PATENT OFFICE**

## PATENT ABSTRACTS OF JAPAN

(11)Publication number: 10108025

(43)Date of publication of application: 24.04.1998

(51)Int.Cl.

H04N	1/41
G06T	1/60
G06T	1/00
H04N	1/46
// H03M	7/30

(21)Application number: 09197021

(71)Applicant:

**CANON INC**

(22)Date of filing: 23.07.1997

(72)Inventor:

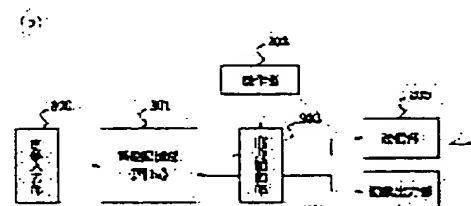
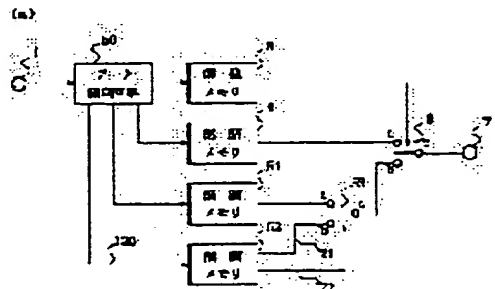
**ISHIKAWA TAKASHI**

(54) IMAGE PROCESSOR

(57)Abstract:

**PROBLEM TO BE SOLVED:** To efficiently express images for which color line images and halftone images coexist with high image quality by turning bit map data for indicating the line images, the coloring data and image data for indicating the halftone images into the image data for constituting one screen.

**SOLUTION:** For data inputted from the input terminal 1 of an image storage part 201, header information is interpreted in a data identification circuit 50, the bit map data of a text are stored in a resolution memory 3, the gradation (color) data of the text are stored in a gradation memory 4, a background color is stored in the gradation memory 51, and the image data provided with a halftone are stored in the gradation memory 52 respectively. The



read of the memories is controlled, so as to output the data corresponding to respective pixels successively from the head of a page from the resolution memory 3 and the gradation memories 4, 51 and 52 corresponding to synchronization signals from a printer side. To the control terminal of a selector 53, image area signals 122 outputted from the gradation memory 52 are inputted. The data for the changeover of the gradation memories 4 and 5 are 1-bit data for holding a resolution stored in the resolution memory 3.

---

**LEGAL STATUS**

[Date of request for examination] 23.07.1997

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

---

Copyright (C); 1998 Japanese Patent Office

---

**MENU**

**SEARCH**

**INDEX**

**DETAIL**

【特許請求の範囲】

めに本発明の画像処理装置によれば、撮画像を示すビットマップデータと、前記ビットマップデータの色を表現する値は二つから、当該四角画像を二つの異なる色で表

10 とを一面を構成するための面像データとして発生する発生手段と、前記発生手段により発生したビットマップデータを用いる第1の出力手段と、前記発生手段により発生した色付けデータを非可逆圧縮して出力する第2の出力手段と、前記発生手段により発生したイメージデータの出力手段と、前記発生手段より出力する第3の出力手段とを有することを特徴とする。

15 度よりも低くすることを特徴とする。

【0008】

【発明の実施の形態】

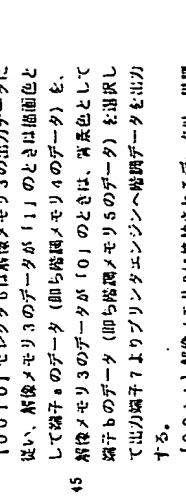
（第1の実施の形態） 図1（a）は本発明の第1の実施

トのビットマップデータは解像メモリ3に、デキストの

[illegible]

で、解像メモリ3、総読メモリ4、61、62よりページの先頭より順に各画面に対応するデータが出力される

35 子<sup>α</sup>には純銅メモリ5.1の出力(即ち黄緑色)が、端子<sup>β</sup>には純銅メモリ5.2の出力(即ちイメージング)12.1が接続され、また、銅線端子には、純銅メモリ5.2より出力されるイメージング相電流12.2が入力される。



50  
50



2000 07 20 18:01

